

Programa de la asignatura

1.- Nombre de la asignatura:

Diseño de Circuitos Integrados

2.- Créditos:

9

3.- Objetivos de la asignatura:

Introducir la metodología de diseño de circuitos integrados, con fuerte énfasis en circuitos analógicos sencillos.

Se estudiará la aplicación de modelos avanzados, nociones de procesos de fabricación y métodos de diseño, simulación y verificación de circuitos a los bloques básicos de los circuitos analógicos y a la combinación de éstos a fin de obtener funciones sencillas (p. ej. amplificadores).

Recorrer todo el flujo de diseño de un Circuito Integrado desde la especificación hasta el circuito listo para la fabricación. Opcionalmente, y dependiendo de la disponibilidad de recursos y el trabajo realizado, el circuito podría ser fabricado y el alumno podría verificar el funcionamiento del circuito fabricado en un "Módulo de Taller" a realizar posteriormente.

Al finalizar el curso, el alumno será capaz de realizar todas las tareas necesarias para el diseño de circuitos integrados analógicos sencillos, podrá formar parte eficientemente de un equipo técnico de diseño adecuadamente supervisado y estará en condiciones de encarar etapas posteriores de formación en la temática.

4.- Metodología de enseñanza

El curso constará de una parte teórica en la cual se expondrán los temas del curso, un laboratorio en el que se harán demostraciones de uso de herramientas de CAD para ilustrar el proceso de diseño y la realización de un proyecto. El proyecto tendrá una importancia relevante dentro de la asignatura. Se realizará además una coordinación muy fuerte entre el teórico y el avance del proyecto.

En el curso teórico se realizarán exposiciones a cargo de los docentes y/o los alumnos en las que se introducirán los temas, se hará hincapié en los conceptos más importantes y se discutirán los casos prácticos a proponer como temas de proyecto. Entre las actividades de los estudiantes se encuentra el estudio y/o profundización de los temas del curso.

En las clases del curso, además del teórico, se harán las prácticas demostrativas y se realizará el seguimiento del proyecto mediante clases de consulta y clases de presentación de resultados intermedios.

Los proyectos consistirán en el diseño completo de un circuito integrado. Se estima una carga total por alumno de 70 horas de trabajo de las cuales 26 consistirán en realización de consultas y presentación de entregables.

5.- Temario

1) Introducción (1 hs)

Repaso de objetivos del curso y temario.
Metodología del curso y su evaluación.

2) Modelos del transistor MOS (6 hs)

Modelos compactos válidos en todo el rango de funcionamiento (ACM y EKV).
Casos límite en inversión débil y fuerte.
Modelos de capacidad intrínsecas y extrínsecas.
Efectos de segundo orden.

3) Amplificación de señales (2 hs)

Amplificador intrínseco.
Método gm/Id.

4) Estructuras básicas de circuitos analógicos (4hs)

Par diferencial.
Espejos.
Llaves Analógicas.

5) Amplificadores Operacionales (5 hs)

Amplificador de Miller y Folded Cascode.
Análisis de Amplificadores.
Métodos de Síntesis.

6) Fabricación y Layout (3 hs)

Tecnología de Fabricación de circuitos CMOS.
Estructura general de un chip.
Interface del chip con el exterior.

7) Reglas de Layout generales y para circuitos analógicos (2 hs)

Reglas SCMOS.
Técnicas de layout analógico para buen matching.

8) Conceptos básicos de diseño de celdas digitales (2hs)

Inversor.
Lógica estática (Nand / Nor).
Flip Flop

6.- Bibliografía

- K.R. Laker and W. Sansen, "Design of Analog Integrated Circuits and Systems", McGraw-Hill, ISBN: 007036060X
- P.E. Allen and D.R. Holberg, "CMOS Analog Circuit Design", Oxford University Press, ISBN: 0195116445

- C. Galup-Montoro and M. Schneider, "CMOS Analog Design Using All-Region MOSFET Modeling", Cambridge University Press, ISBN: 052111036X
- C. Galup-Montoro and M. Schneider, "Mosfet Modeling for Circuit Analysis And Design", World Scientific Publishing Company, ISBN: 9812568107
- C. Enz, E. Vittoz, "Charge-Based MOS Transistor Modeling: The EKV Model for Low-Power and RF IC Design", Wiley, ISBN: 047085541X
- P. Jespers, "The gm/ID Methodology, a sizing tool for low-voltage analog CMOS Circuits", Springer, ISBN: 978-0-387-47100-6
- Y. Tsididis, "Operation and Modeling of the MOS Transistor", Oxford University Press, ISBN: 0195170148
- J.M. Rabaey, A. Chandrakasan and B. Nikolic, "Digital Integrated Circuits", Prentice Hall, 2nd Ed., ISBN: 0130909963

7.- Conocimientos previos exigidos y recomendados

Para cursar la asignatura es necesario tener firmes conocimientos de Teoría de Circuitos y Electrónica Analógica, en especial diseño con amplificadores operacionales y a nivel de transistores, así como conocimientos básicos de Circuitos Lógicos. También se recomienda tener nociones básicas de física de semiconductores.

ANEXOS

Cupos

El IIE fijará anualmente el cupo mínimo y máximo para el curso. Para la edición inicial de 2010, se fija el cupo en un mínimo de 6 y un máximo de 12 alumnos.

En caso de superarse el cupo máximo, se usarán los siguientes criterios para la selección de los alumnos, en orden de importancia:

- 1) Perfil de Electrónica aprobado.
- 2) El avance en las asignaturas recomendadas en el perfil de Electrónica.
- 3) El avance en la carrera.
- 4) La escolaridad.
- 5) La eventual realización de un proyecto de fin de carrera que requiera el cursado de la asignatura.

Modalidad del curso y procedimientos de evaluación

Se prevé dictar aproximadamente 26 horas de clase teórica y 7 horas de laboratorios demostrativos.

El proyecto se realizará obligatoriamente durante el período lectivo. Este se organizará preferentemente en grupos de 2 alumnos, o en forma individual. El alumno dispondrá de un calendario de organización del proyecto donde constará la planificación de las clases de

consulta y de presentación de entregables intermedios y final del mismo. Estos entregables se definirán al comenzar el proyecto y corresponden a hitos de su desarrollo.

Al entregar los hitos presentarán los resultados oralmente mostrando el trabajo realizado en las computadoras del laboratorio y entregarán un informe resumiendo los puntos más destacados de su presentación.

La presentación oral y el informe será evaluado en cada oportunidad y calificado en forma individual, comunicando el resultado a los estudiantes.

Posteriormente a la entrega final, los estudiantes entregarán la documentación completa del proyecto. Al terminar el Curso, el estudiante hará una defensa individual de las actividades realizadas.

El curso se aprueba exclusivamente por exoneración no existiendo acto de examen.

Para aprobar la asignatura el estudiante deberá:

- aprobar al menos el 80 % de los entregables.
- presentar satisfactoriamente el informe completo del proyecto.
- defender oralmente la actividad realizada de manera aceptable.

En base a las calificaciones recibidas durante el curso y a su desempeño en la instancia de defensa, el estudiante podrá reprobado la asignatura (nota 0) o aprobar la asignatura (nota 3 a 12).

Parciales, Ganancia de Curso y Plazo de Validez

No corresponden por el método de evaluación empleado.

Previaturas

Examen de Sistemas Lineales 1
Examen de Sistemas Lineales 2
Curso de Electrónica 1
Examen de Diseño Lógico

APROB. RES. CONSEJO DE FAC. ING.

de fecha 09.09.10 Exp. 060180-001817-10